

Für die Frequenzen ergibt sich folgende BIT-Zuweisung:

Timer/BIT				:	LAP-Counter/BIT			
6	5	4	Frequenz	2	1	0	Frequenz	
0	0	0	8.0 MHz	0	0	0	8.0 MHz <i>1/14</i>	
0	0	1	4.0 MHz	0	0	1	4.0 MHz <i>1/12</i>	
0	1	0	2.0 MHz	0	1	0	2.0 MHz <i>1/14</i>	
0	1	1	1.0 MHz	0	1	1	1.0 MHz <i>1/18</i>	
1	0	0	500 KHz	1	0	0	500 KHz <i>1/16</i>	
1	0	1	250 KHz	1	0	1	250 KHz <i>1/12</i>	
1	1	0	125 KHz	1	1	0	125 KHz <i>1/16</i>	
1	1	1	62.5 KHz	1	1	1	62.5 KHz <i>1/128</i>	

Für BIT 3 gilt:

BIT 3 = LOW => Der LAP-Counter ist freigegeben und zählt.

BIT 3 = HIGH => Der LAP-Counter ist gesperrt und NULL gesetzt.

Für BIT 7 gilt: (siehe auch Memory Abschnitt)

BIT 7 = LOW => Der IIIs kann die unteren 32 kByte des ULTRA/8 Speichers lesen (0000 - 7FFF, 00000 - 32767).

BIT 7 = HIGH => Der IIIs kann die oberen 32 kByte des ULTRA/8 Speichers lesen (8000 - FFFF, 32768 - 65535).