



jk82 - EPC

Der Einplatinencomputer mit jk82-Bus

jk82-EPC enthält auf einer Einfach-Europakarte einen vollständigen Z80 A-Mikrocomputer mit Floppy-Interface, 2 V24-Schnittstellen, Centronics-Parallelschnittstelle, 64 K RAM, Bootstrap-EPROM und kompletter Bussteuerung für den ECB-kompatiblen jk82-Bus.

Die technischen Daten sprechen für sich:

- **Z80 A-CPU mit 4 MHz Systemtakt**

- **64 K dyn. RAM (über den Bus auf bis zu 1 Mbyte erweiterbar)**

Die Memory-Ansteuerung kann von der internen CPU (dann 64 K RAM) oder von einer externen Adreßerweiterungsplatine (z. B. jk82-192K RAM/EXT-Platine) erfolgen. Zusammen mit der jk82-192K RAM Adreßerweiterungsplatine können dann 256K RAM ausgenutzt werden. Mit bis zu 3 weiteren jk82-256K RAM-Platinen kann das System auf bis zu 1Mbyte RAM ausgebaut werden.

- **2 serielle Schnittstellen nach V 24 (handshake-fähig)**

Die seriellen Schnittstellen werden mit einem Z80 A-DART realisiert. Zur Baudratenerzeugung werden 2 Kanäle des Z80 A-CTC benutzt. Beide V24-Schnittstellen sind handshake-fähig über RTS/CTS. 25-pol. D-Stecker können über Flachbandkabel (1:1 angequetscht) mit dem Pfostenstecker auf der Platine verbunden werden. Eine der beiden Schnittstellen wird für ein Terminal benötigt. Die 2. wird vom mitgelieferten Betriebssystem als READER/PUNCH angesprochen.

- **eine Centronics-Parallelschnittstelle**

Die Centronics-Schnittstelle wird mit einer Z80 A-PIO realisiert. Die Datenausgänge sind über einen 74LS245 gepuffert. Ein Centronics-Stecker kann über die 40-pol. Pfostenreihe 1:1 angequetscht werden.

- **Floppy-Disk-Controller für bis zu 3 Mini-Laufwerke**

Der Floppy-Disk-Controller ist mit einem NEC μ PD 765 A und einem monolithischen Datenseparator FDC 9216 bestückt. Der Controller ist für bis zu 3 Mini-Laufwerke (5,25") doppelseitig mit 40 oder 80 Track pro Seite geeignet. Die Motor-On-Steuerung geschieht mit Hilfe eines CTC-Kanales.

Der 4. CTC-Kanal ist frei für eigene Anwendungen (z. B. Timer-Interrupt für eine Software-Uhr).

- **Einfach-Europakarte mit ECB-kompatiblen jk82-Bus**

jk82-EPC ist mit einer gepufferten Busschnittstelle für den jk82-Bus ausgestattet. jk82-EPC ist voll IM 2-interruptfähig! IEL und IEO sind mit Look-Ahead beschaltet.

- **Bootstraploader im EPROM**

In einem EPROM 2716 befindet sich ein Bootstraploader zum Laden des Betriebssystems HKM-ZDOS. Nach dem Laden des Betriebssystems wird das Boot-EPROM wieder aus dem Adreßraum der CPU ausgeblendet, so daß nun mindestens 64 K RAM zur Verfügung stehen.

- **Betriebssystem HKM-ZDOS (kompatibel zu CP/M 2.2)**

Das Betriebssystem HKM-ZDOS gehört grundsätzlich zum Lieferumfang des jk82-EPC! ZDOS ist ein Z80-Betriebssystem kompatibel zu CP/M 2.2, d. h. alle Anwenderprogramme, die unter CP/M 2.2 lauffähig sind, können auch unter ZDOS problemlos ablaufen. Unter ZDOS hat eine doppelseitige 40 Track-Minidiskette eine Kapazität von 400 Kbyte. Eine doppelseitige 80-Track-Minidiskette hat sogar eine Kapazität von 800 Kbyte! Zum Lieferumfang von ZDOS gehört jedoch kein Assembler und kein Editor! Als Assembler empfehlen wir den MACRO 80 von Microsoft. Als Editor empfehlen wir den WORDMASTER oder das Textverarbeitungsprogramm WORDSTAR von Micropro (beachten Sie bitte unsere günstigen Kombinationsangebote).

- **Stromaufnahme: 5V/1,3A und 12V/50 mA**

Zum Betrieb des EPC benötigen Sie nur noch ein Datensichtgerät, ein Netzteil und 2 Mini-Floppy-Disk-Laufwerke sowie die Verbindungskabel dazu.